



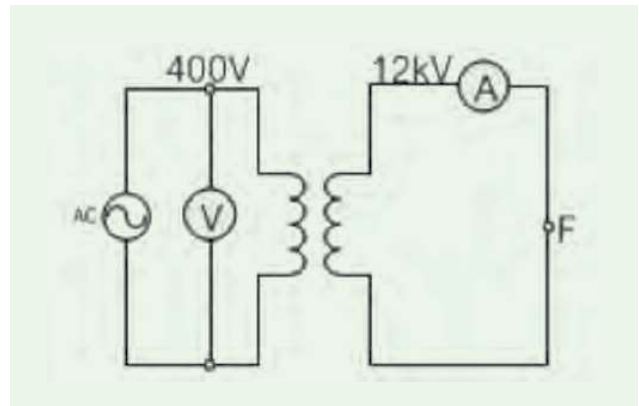
Earth Fault Loop Impedance (Z_s)

ภาค 2 ต่อจากเล่มที่ 4 ปีที่ 19

- เล่าเรื่องต่อ **Ground Loop Impedance** เป็นงานเขียนภาคต่อจากที่เคยเขียนเรื่องเกี่ยวกับ Ground Loop Impedance
- ไหนๆ ก็จะใช้งานกันตามมาตรฐานการติดตั้งสายไฟฟ้าใหม่ของ วสท. ต้องขออนุญาตขยับอีกหน่อยให้สุดไปเลย ผู้เขียนขอเสนอวิธีการหาค่า Ground Loop Impedance ในตารางที่ 41.3 ตาม BS7671 จากวิธีการคำนวณที่จะทำให้ผู้ต้องใช้งานไม่ต้องเปิดตารางดังกล่าวแล้ว ยังอาจทำให้เข้าใจเรื่องกระแสลัดวงจรมากยิ่งขึ้นด้วยวิธีมองมุมใหม่ และยังคงทำให้เข้าใจว่า แต่ละข้อมูลในตารางมาได้อย่างไร สำหรับท่านที่สนใจเรื่องที่จะอ่านนี้อาจได้ค้นพบแนวทางการคำนวณค่าอื่นๆ ด้วยวิธีใหม่ๆ สักอย่างก็เป็นไปได้ เพื่อความเข้าใจที่มากขึ้นขอผู้อ่านทุกท่านเปิดใจกว้างเปิดหู เปิดตาด้วยผู้เขียนเองได้อ่านเรื่องที่น่าสนใจได้อ่านต่อไปนี้จากองค์ความรู้ที่มีด้วยหวังว่าความเข้าใจนี้จะสามารถช่วยความเข้าใจ หากเข้าใจแล้วสามารถนำไปใช้งานได้ ขอเชิญทุกท่านนำไปใช้งานได้ตามอัธยาศัย หากมีความเห็นเพื่อแก้ไขก็ยินดีรับคำแนะนำก็ยินดีเพื่อการสร้างสรรค์ ขอทุกท่านส่งมาที่ email address : suwittosan@yahoo.com หรือ Facebook ของสมาคมฯ ที่กลุ่ม TEMCA Magazine Fandub ผู้เขียนยินดีรับฟังทุกความเห็น ที่มาด้วยปรารถนาให้วิศวกรรมที่เกี่ยวข้องได้ก้าวหน้าร่วมกันต่อไปข้างหน้า ผู้เขียนต้องขอขอบพระคุณทุกความเห็นไว้ล่วงหน้า...

เรื่องนี้ต้องเริ่มอย่างไร ช้อนสมัยยังเรียนอยู่มหา'ลัยที่ต้องเรียนทั้งทฤษฎีและปฏิบัติ การปฏิบัติที่คุ้นเคยทำบ่อยที่สุดคือ การทำ lab หรือ laboratory ค่านี้คงไม่มีใครปฏิเสธ มี lab หนึ่งที่ต้องทำการทดลองเกี่ยวกับคุณสมบัติของหม้อแปลงไฟฟ้า lab ที่ว่านี้นั้นจำเพาะเรื่อง การหาค่า Voltage Impedance ของหม้อแปลงไฟฟ้าใครเคยทำขอให้ยกมือขึ้น ใครร่วมทดลองจริงแต่ใช้บทวิเคราะห์ของเพื่อนมาเป็นแนวทาง หรือบางทีก็เรียกว่า ลอกน่ะครับ ผู้เขียนจำไม่ได้แล้วว่าเรื่องนี้ทำรายงานเองหรือลอกเพื่อน แต่ที่แน่ๆกว่าจะตัดสินใจเขียนเรื่องนี้ต้องค้นตำราอ่านหลายเล่มหลายเรื่อง ยังคิดเล่นๆว่า คงเป็นเพราะสมัยเรียนหนังสือไม่ตั้งใจเลยต้องมาซัดใจตอนแก่ตัวนี่เอง... lab เรื่อง Voltage Impedance จำได้ว่าเวลาทำจะหาคุณสมบัติรวมอื่นๆออกมาหลายเรื่องเช่น Voltage Regulation, Transformer Turn Ratio, Losses ต่างๆทั้ง Core Losses หรือ Stray Losses และ Copper Loss โดยเฉพาะตอนที่วิเคราะห์เรื่อง Core Losses ที่มีทั้ง Hysteresis Losses ที่เกิดกับแผ่นเหล็กรวมหลายๆแผ่นที่ส่งต่อเส้นแรงแม่เหล็กไปยัง Coil อีกด้านหนึ่ง และ Eddy Current Losses ที่เกิดกับการไหลวนของเส้นแรงแม่เหล็กในแต่ละแผ่นของแกนเหล็ก เป็นต้น กลับมาที่โต๊ะทดลองของเรากันต่อ lab วันนี้เราทดลองเรื่องการหาค่า %Voltage Impedance การ Setup lab วันนี้เป็นการสมมุติประกอบ (ตอนทดลองจำได้ว่าไม่ได้เป็นแบบนี้ แต่พอจะเขียนบทความที่จะใช้งานของสมมุติอย่างที่จะใช้งานจริง) เพื่อนำผลไปใช้งานจริง(ให้เหมือนใช้งานจริง) ดังนั้น การเลือกขนาดและชนิดของหม้อแปลงจึงสำคัญว่า นักศึกษาน่าจะไม่ได้ทดลอง lab. วันนี้เลือกใช้หม้อแปลงขนาด 1,500 kVA ด้าน primary รับแรงดัน 12 kV และด้าน secondary จ่ายแรงดัน 400/230 V ถ้าเป็นข้อกำหนด

ใน Spec. ทั่วไปมักกำหนดขนาดของ %Voltage Impedance ไว้ไม่น้อยกว่า 6% ในการนำหม้อแปลงนี้มาทดลองโดยการต่อ Variac ปรับแรงดันได้ การทดลองนี้จะปรับแรงดันทางด้านแรงต่ำ 0-400 Volts แล้วทำการลัดวงจรทางด้านแรงสูง ในการทดลองนี้จะวัดแรงดันทางด้านแรงต่ำ และวัดขนาดของกระแสทางด้านแรงสูง (ในที่นี้หมายถึงแรงดันกลาง) เราสามารถเขียนเป็นวงจรการทดลองได้ดังนี้



รูปที่ 1 แสดงวงจรสำหรับการทดลอง (สมมุติ)

จากข้อกำหนดของหม้อแปลงไฟฟ้าขนาด 1,500 kVA ที่ด้านแรงสูง 12 kV สามารถคำนวณขนาดกระแสที่ 3 เฟสได้เท่ากับ 72.2 A [มาจาก $1500 / (\text{sq. rt.}(3) \times 12)$] ในการทดลองเราจะลัดวงจรทางด้านแรงสูง (12 kV) วัดค่ากระแสทางด้านแรงสูง โดยทางด้านแรงต่ำให้จ่ายแรงดันปรับค่าได้ตั้งแต่ศูนย์ปรับขนาดสูงขึ้นเป็นขั้นๆ บันทึกข้อมูลค่าแรงดันทางด้านแรงต่ำและค่ากระแสทางด้านแรงสูง ปรับค่าและบันทึกข้อมูล



จนกระทั่งได้ขนาดของกระแสทางค่านแรงสูงที่พิกัดคือขนาด 72.2 A ค่าแรงดันที่ได้ทางค่านแรงต่ำ สมมติว่าได้ค่าเป็น 24 V ในการวิเคราะห์ เราสามารถคำนวณหาค่า %Voltage Impedance เป็นสัดส่วนที่ทำให้เกิดกระแสลัดวงจรที่พิกัดทางค่านแรงสูง เมื่อนำค่า 24 V ที่สมมติว่า ได้จากการทดลองนำมาหาสัดส่วนเทียบกับค่าแรงดันพิกัด ที่คิดว่าเป็น 100% จะได้ค่าเป็น $(24/400) \times 100$ ได้ค่าเท่ากับ 6% ความหมายของค่า นี้คือ ขนาดแรงดัน 6% หรือ 24 V จะทำให้ได้ขนาดกระแสพิกัดในด้านที่ ลัดวงจรนั้นหมายความว่าหากเกิดการลัดวงจรที่แรงดันพิกัด ก็จะเป็นก กระแสลัดวงจรจริงที่เราสนใจ โดยเราสามารถเขียนเป็นสูตรคำนวณได้ ดังนี้

ค่ากระแสที่พิกัด หาขนาดแรงดันที่พิกัดเท่ากับ $24/(6/100)$ เท่ากับ 400 V และที่ค่าแรงดันพิกัด หาขนาดกระแสที่เกิดจากการลัดวงจร ได้เท่ากับ $72.2/(6/100)$ เท่ากับ 1,200 A ขนาดกระแสนี้เกิดขึ้นทาง ค่านแรงสูง ขนาดนี้เป็นค่า RMS หรือบางครั้งอาจเรียกว่า PSC หรือ Perspective Short Circuit Current ในประเด็นวันนี้เราสนใจทางค่าน แรงต่ำโดยมีค่ากระแสที่พิกัดเท่ากับ $1500 \times 10^3 / (\sqrt{3} \times 400) = 2,165.2$ A นำมาคำนวณในทำนองเดียวกันได้ค่ากระแสลัดวงจรที่เป็น การเพิ่มค่าแรงดันจาก 6% เป็น 100% ทำให้ได้ค่ากระแสไฟฟ้า ลัดวงจรทางค่านแรงต่ำเท่ากับ $2165.2/(6/100) = 36,086.7$ A หรือ

36.1 kA ค่าที่ได้ก็ยังเป็นค่า RMS (ค่าที่ได้นี้เป็นขนาดกระแสลัดวงจร ที่ infinite bus นั้นเอง) นี้คือขนาดกระแสลัดวงจรที่ชั่วหม้อแปลงค่าน แรงต่ำ รายละเอียดอื่นๆ เกี่ยวกับขนาดกระแสลัดวงจรนี้ผู้เขียนเคยเขียน แล้วเมื่อเร็วๆ นี้ลองย้อนกลับไปอ่านดูครับ แต่ประเด็นการศึกษาวินนี้คือ ต้องการชี้ประเด็นการนำค่า %Voltage Impedance มาสร้างความ สัมพันธ์ร่วมกับขนาดกระแสพิกัด ผลที่ได้จะเป็นขนาดของกระแส ลัดวงจรโดยสามารถเขียนเป็นสูตรคำนวณดังนี้

$$I_{s.rms} = I_{rate}/(\%Z_k/100)$$

หลังจากที่เราเข้าใจเรื่องความสัมพันธ์ของค่า %Zk และ Irate จนได้ ผลลัพธ์เป็น Is.rms หรือขนาดกระแสลัดวงจรซึ่งเป็นค่า RMS หากบาง ท่านผู้อ่านยังไม่เข้าใจชัดเจนขอให้ย้อนกลับไปอ่านข้างต้น หรือค้นหา งานเขียนของผู้เขียนที่เป็นเรื่องการคำนวณหาขนาดกระแสลัดวงจรที่เป็น งานเขียนอีกเรื่องหนึ่งของผู้เขียนเมื่อเร็วๆ นี้ (อาจอยู่ภายในเล่มนี้ ก็ได้ ผู้เขียนไม่แน่ใจ) แต่หากต้องการสอบถามบางประเด็นสามารถ สอบถามได้ทาง Facebook ของสมาคมฯได้ ต่อไปจะเข้าเรื่องที่เป็น ประเด็นของชื่อเรื่องวันนี้ ขอเริ่มด้วยตารางที่ 41.3 ที่เป็นการแสดงค่า Maximum Earth Fault Loop Impedance (Zs) เป็นดังนี้

TABLE 41.3 –
Maximum earth fault loop impedance (Z_s) for circuit-breakers with U₀ of 230 V,
for instantaneous operation giving compliance with the 0.4 s disconnection time of
Regulation 411.3.2.2 and 5 s disconnection time of Regulation 411.3.2.3
 (for RCBOs see also Regulation 411.4.9)

(a) Type B circuit-breakers to BS EN 60898 and the overcurrent characteristics of RCBOs to BS EN 61009-1														
Rating (amperes)	3	6	10	16	20	25	32	40	50	63	80	100	125	I _n
Z _s (ohms)		7.67		2.87		1.84		1.15		0.73		0.46		46/I _n
	15.33		4.60		2.30		1.44		0.92		0.57		0.37	
(b) Type C circuit-breakers to BS EN 60898 and the overcurrent characteristics of RCBOs to BS EN 61009-1														
Rating (amperes)	6	10	16	20	25	32	40	50	63	80	100	125	I _n	
Z _s (ohms)		3.83		1.44		0.92		0.57		0.36		0.23		23/I _n
			2.30		1.15		0.72		0.46		0.29		0.18	
(c) Type D circuit-breakers to BS EN 60898 and the overcurrent characteristics of RCBOs to BS EN 61009-1														
Rating (amperes)	6	10	16	20	25	32	40	50	63	80	100	125	I _n	
Z _s (ohms)		1.92		0.72		0.46		0.29		0.18		0.11		11.5/I _n
			1.15		0.57		0.36		0.23		0.14		0.09	

NOTE: The circuit loop impedances given in the table should not be exceeded when the conductors are at their normal operating temperature. If the conductors are at a different temperature when tested, the reading should be adjusted accordingly. See Appendix 14.

